PATENT ABSTRACTS OF JAPAN

(11)Publication number:

06-274919

(43) Date of publication of application: 30.09.1994

(51)Int.Cl.

G11B 7/125

(21)Application number: 05-067081

(71)Applicant: TOSHIBA CORP

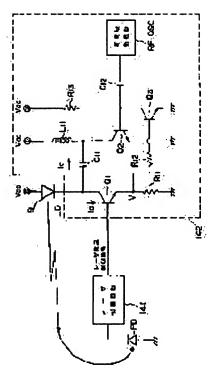
(22)Date of filing:

25.03.1993

(72)Inventor: YAMAMURO MIKIO

(54) SEMICONDUCTOR LASER DRIVING CONTROLLER (57)Abstract:

PURPOSE: To ensure the service life of a semiconductor laser (LD), and to stabilize a recording and reproduction signal by appropriately controlling the amplitude of high frequency superimposing currents according to the oscillation intensity of an LD at the time of superimposing high frequency currents, and driving the LD in order to remove a noise resulted from a return light or the like. CONSTITUTION: A laser control circuit 141 receives the output of a light receiving element PD which detects the output of an LD 9, and supplies a laser control signal (LS) to the base of a transistor(Tr) Q1. In the Tr Q1, laser driving currents (ia) according to the LS are allowed to run, an emitter potential V is turned to a value corresponding to the currents (ia), and the output of a high frequency oscillator as high frequency currents (ic) amplified by a Tr Q2 is superimposed on the currents (ia). At that time, when the LS is allowed to emit a light by a low or high power by the LS, the amplification factor of the Tr Q2 is increased or decreased by the Tr Q1 and Q3, and the amplitude of the



currents (ic) is increased or decreased. Thus, the amplitude of the currents (ic) can be appropriately controlled according to the emission intensity of the LD 9, the service life of the LD can be ensured, and the recording and reproduction signal can be stabilized.

LEGAL STATUS

[Date of request for examination]

13.03.2000

[Date of sending the examiner's decision of

18.11.2003

rejection

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平6-274919

(43)公開日 平成6年(1994)9月30日

(51) Int.Cl.⁵

識別記号 庁内整理番号

FΙ

技術表示箇所

G11B 7/125

A 7247-5D

審査請求 未請求 請求項の数1 OL (全 8 頁)

(21)出願番号

特願平5-67081

(22)出願日

平成5年(1993)3月25日

(71)出願人 000003078

株式会社東芝

神奈川県川崎市幸区堀川町72番地

(72)発明者 山室 美規男

神奈川県川崎市幸区柳町70番地 株式会社

東芝柳町工場内

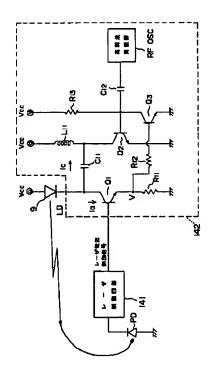
(74)代理人 弁理士 鈴江 武彦

(54) 【発明の名称】 半導体レーザ駆動制御装置

(57)【要約】

【目的】 戻り光等に起因するノイズを除去するために 高周波電流を重畳してLDを駆動力する際に、LDの発 光強度に応じて高周波重畳電流を適切な振幅となるよう に制御することにより、LDの寿命を確保すると共に、 記録再生信号の安定化に寄与し得るように改良した半導 体レーザ駆動制御装置を提供する。

【構成】 所定の高周波信号を出力する高周波手段と、 所定の対象物にレーザ光を照射する半導体レーザと、前 記半導体レーザからのレーザ光に対応したレーザ電流制 御信号を生成するレーザ制御手段と、前記レーザ制御手 段からのレーザ電流制御信号に従って上記半導体レーザ に供給するレーザ電流を設定すると共に、上記高周波手 段からの高周波出力を可変して前記設定されたレーザ電 流に重畳するレーザ駆動手段とを具備してなることを特 徴とする。



(2)

特開平6-274919

1

【特許請求の範囲】

【請求項1】 所定の高周波信号を出力する高周波手段 と、

所定の対象物にレーザ光を照射する半導体レーザと、 前記半導体レーザからのレーザ光に対応したレーザ電流 制御信号を生成するレーザ制御手段と、

前記レーザ制御手段からのレーザ電流制御信号に従って 上記半導体レーザに供給するレーザ電流を設定すると共 に、上記高周波手段からの高周波出力を可変して前記設 定されたレーザ電流に重量するレーザ駆動手段とを具備 10 ーザと、前記半導体レーザからのレーザ光に対応したレ してなることを特徴とする半導体レーザ駆動制御装置。

【発明の詳細な説明】

[0001]

【産業上の利用分野】この発明は光学式情報記録再生装 置に係り、特にその半導体レーザ駆動制御装置の改良に 関する。

[0002]

【従来の技術】周知のように、光学式情報記録再生装置 においては、光ディスク等の光記録媒体に対する情報の 記録再生に関して半導体レーザ (レーザダイオード:以 20 下単にLDと記す)が用いられている。すなわち、LD からのレーザ光は対物レンズを介して光記録媒体に照射 されることにより、所定の情報の記録再生がなされる。

【0003】この場合、LD駆動回路は情報記録時には 記録すべき情報に対応したパルス状の大電流でLDを駆 動するようにし、且つ情報再生時には所要の直流電流で LDを駆動するようにしている。ところで、このような LDの駆動電流はLDの寿命に大きな影響を有する。従 って、LD駆動回路はLDの駆動電流を厳密に制御し得 るものであることが要請される。

【0004】一方、光記録媒体からの反射光成分がLD に注入される如くしたいわゆる戻り光はLDのレーザ光 発光動作に悪影響をもたらし、情報の記録再生に関して 不所望なノイズが発生する大きな原因となっている。

【0005】このため、近時のLD駆動回路はLDの駆 動電流に対して例えば1GHz等の髙周波電流を重畳し てレーザ光を発光せしめることにより、上述したような 戻り光等に起因するノイズを除去するようにしている。

[0006]

【発明が解決しようとする課題】しかしながら、このよ 40 うな高周波重量方式によるLD駆動回路は、図4に示す ようにLDの発光強度の如何にかかわらず常に一定振幅 の高周波電流Cを重畳しているため、図4のC2として 示すように特に高パワー発光時にピーク値が著しく大パ ワーレベルに上がりすぎて、ときにはLDの破壊をもた らす如くLDの寿命を著しく阻害してしまうという欠点 があった。

【0007】そこで、この発明は以上のような点に鑑み てなされたもので、戻り光等に起因するノイズを除去す るために高周波電流を重畳してLDを駆動する際に、L 50 るようになっている。前記光学ヘッド3には、対物レン

Dの発光強度に応じて高周波重畳電流を適切な振幅とな るように制御することにより、LDの寿命を確保すると 共に、記録再生信号の安定化に寄与し得るように改良し

た半導体レーザ駆動制御装置を提供することを目的とし ている。

2

[0008]

【課題を解決するための手段】上記課題を解決するため に、本発明によれば、所定の高周波信号を出力する高周 波手段と、所定の対象物にレーザ光を照射する半導体レ ーザ電流制御信号を生成するレーザ制御手段と、前記レ ーザ制御手段からのレーザ電流制御信号に従って上記半 導体レーザに供給するレーザ電流を設定すると共に、上 記高周波手段からの高周波出力を可変して前記設定され たレーザ電流に重畳するレーザ駆動手段とを具備してな ることを特徴とする半導体レーザ駆動制御装置が提供さ

[0009]

【作用】上記解決手段によれば、レーザを規定の発光量 で発光させるために検出すべきレーザ電流に対応したレ ーザ電流制御信号に従って髙周波発振器からの髙周波出 力の振幅を変化させている。つまり、低パワー発光時に は、高周波電流の重畳量が多くなって半導体レーザの発 光動作が安定し、且つノイズ発生を抑制することができ る。また、高パワー発光時には、高周波電流の重畳量が 少なくなるため、半導体レーザの最大出力定格を越える ことがないので、寿命を確保することができる。

[0010]

【実施例】以下、この発明の一実施例について図面を参 30 照して説明する。図1は、一例として光学式情報記録再 生装置に適用する場合を示すものである。図1におい て、光ディスク(光記録媒体)1の表面には、スパイラ ル状あるいは同心円状に滯(トラック)が形成されてい る。この光ディスク1はモータ2によって、例えば一定 の速度で回転される。このモータ2は、モータ制御回路 18によって制御されている。光ディスク1に対する情 報の記録再生は、光学ヘッド3によって行われる。この 光学ヘッド3は、リニアモータの可動部を構成する駆動 コイル13に固定されている。この駆動コイル13はリ ニアモータ制御回路17に接続されている。このリニア モータ制御回路17には、リニアモータ位置検出器26 が接続されている。このリニアモータ位置検出器26 は、光学ヘッド3に設けられた光学スケール25を検出 することにより、位置信号を出力するようになってい

【0011】また、リニアモータの固定部には、図示せ ぬ永久磁石が設けられており、前記駆動コイル13がリ ニアモータ制御回路17によって励磁されることによ り、光学ヘッド3が光ディスク1の半径方向に移動され (3)

特開平6-274919

3

ズ6が図示せぬ板ばねによって保持されている。

【0012】この対物レンズ6は、駆動コイル5によっ てフォーカシング方向 (レンズの光軸方向) に移動さ れ、駆動コイル4によってトラッキング方向(レンズの 光軸と直交方向)に移動可能とされている。

【0013】また、レーザ制御回路141及びレーザ駆 動回路142によって駆動される光源としての半導体レ ーザ (レーザダイオード:LD) 9より発生されたレー ザ光は、コリメータレンズ11a、ハーフプリズム11

【0014】この光ディスク1からの反射光は、対物レ ンズ6、ハーフプリズム11bを介してハーフプリズム 11 c に導かれ、このハーフプリズム11 c によって分 光された一方の光は、集光レンズ10を介して一対のト ラッキング位置センサ8に導かれる。また、前記ハーフ プリズム11cによって分光された他方の光は、集光レ ンズ11d、ナイフエッジ12を介して一対のフォーカ ス位置センサ?に導かれる。前記トラッキング位置セン サ8の出力信号は、差動増幅器OP1を介してトラッキ 20 ング制御回路16に供給される。

【0015】このトラッキング制御回路16より出力さ れるトラック差信号(差動信号)は、リニアモータ制御 回路17に供給されるとともに、増幅器27を介して前 記トラッキング方向の駆動コイル4に供給される。ま た、前記フォーカス位置センサ7からは、レーザ光のフ ォーカス点に関する信号が出力される。この信号は差動 増幅器 〇 P 2 を介して、フォーカシング制御回路 1 5 に 供給される。

【0016】このフォーカシング制御回路15の出力信 30 号は、増幅器28を介してフォーカシング駆動コイル5 に供給され、レーザ光が光ディスク1上で常時ジャスト フォーカスとなるように制御される。

【0017】上記のようにフォーカシング、トラッキン グを行った状態でのトラッキング位置センサ8の出力の 和信号は、トラック上に形成されたピット(記録情報) の凹凸が反映されている。この信号は、データ信号処理 回路19に供給され、このデータ信号処理回路19にお いて情報が再生される。

【0018】上記レーザ制御回路14、フォーカシング 40 制御回路15、トラッキング制御回路16、リニアモー 夕制御回路17、モータ制御回路18、データ信号処理 回路19などは、パスライン20を介してCPU23に よって制御されるようになっている。このCPU23は メモリ24に記憶されたプログラムによって所定の動作 を行うようになされている。

【0019】なお、21、22はそれぞれフォーカシン グ制御回路15、トラッキング制御回路16、リニアモ ータ制御回路17とCPU23との間で情報の授受を行

る。

【0020】また、前記半導体レーザ9の近傍には、半 導体レーザ9の発光量を検知する検知手段としての受光 素子(レーザモニタダイオード) PDが設けられてお り、この受光素子PDによる検知出力は前記レーザ制御 回路141を介してレーザ駆動回路142に供給される ようになっている。図2は、前記レーザ制御回路141 の詳細を示すものである。前記受光素子PDのアノード は接地され、カソードは演算増幅器ICiの反転入力端 端は接地されている。

> 【0021】また、演算増幅器にICiの出力端は、前 記受光素子PDの光電流を調整する可変抵抗 (第1の調 整手段) Rfを介して、演算増幅器IC:の反転入力端 に接続されているとともに、前記CPU23によって制 御されるスイッチ回路 I C2の固定接点S21に接続され

【0022】このスイッチ回路 I C2 を構成する固定接 点S22は、図示の如く、電源-Es1を介して接地されて おり、可動接片S23は抵抗R1を介して演算増幅器IC 3 の反転入力端に接続されているとともに、抵抗R2 お よび電圧を可変できる電源-Esz(第2の調整手段)の 負極に接続されている。この電源-Es2に正極は接地さ れている。この電源-Es2によって半導体レーザ9の発 光しきい値に対する調整がなされる。

【0023】前記演算増幅器 I C: の非反転入力端は接 地されており、その出力端は抵抗R。を介して演算増幅 器IC』の反転入力端に接続されているとともに、前記 CPU23からの記録情報に対応する記録信号に応じて 発光されるレーザ光のオン/オフ制御に用いられるスイ ッチ回路IC、の固定接点Saiに接続されている。

【0024】このスイッチ回路ICィを構成する固定接 点S42は接地されており、可動接片S43は抵抗R4及び コンデンサCを介してフィードパック特性を決定して演 算増幅器IC。の非反転入力端に接続されている。

【0025】この演算増幅器IC。の反転入力端はスイ ッチ回路 I Cィの可動接片Sィョに接続されると共に、抵 抗R。を介して後述するレーザ駆動回路142のトラン ジスタQ1のエミッタに接続され、その出力端はレーザ 電流制御信号の出力端として該レーザ駆動回路142の トランジスタQ1のベースーコレクタを介して前記半導 体レーザ9のカソードに接続されている。この半導体レ ーザ9のアノードは、電源Vccに接続されている。

【0026】一方、前記スイッチ回路IC2の可動接片 Szzと抵抗Ri との接続点aは、演算増幅器IC。、演 算増幅器IC、の反転入力端にそれぞれ接続されてい

【0027】上記演算増幅器 I C。の非反転入力端は、 電源Viiと接地間に接続された抵抗Ri, Ri, Ri の うために用いられるA/D変換器、D/A変換器であ 50 うち、抵抗R。と抵抗R፣との接続点に接続されてい (4)

特開平6-274919

5

٠, .

る。また、前記演算増幅器ICrの非反転入力端は、上 記抵抗Rィと抵抗R。との接続点に接続されている。

【0028】 これら演算増幅器 I C。, I C, は、それ ぞれ上記抵抗R。~R。によって基準電圧が設定される ようになっている。すなわち、設定された基準電圧と前 記接続点aにおける電圧とに応じて、演算増幅器IC。 からはアラーム信号が、また演算増幅器 I C: からはレ ディ信号が、それぞれCPU23に対して出力される。 上記構成において、通常時には、図2に示す如く、スイ ッチ回路 I C2 はCPU23の制御によって可動接片S 23が固定接点 S21 に接続される。また、スイッチ回路 I C. はCPU23の制御によって、たとえば記録情報に 対応する記録信号に応じて可動接片Sisが固定接点Sis に接続される。このため、演算増幅器 I Cs を介してレ - ザ駆動回路142のトランジスタQ1がオン状態とさ れ、半導体レーザ9は所定出力で発光される。

【0029】この半導体レーザ9により発光されたレー ザ光は、光ディスク1に照射されて記録情報の記録また は再生に寄与するとともに、受光素子PDによって検知 される。すなわち、半導体レーザ9が発光されると、そ 20 の発光量に応じて受光素子PDに光電流が流れる。この 光電流を lu とすると、前記スイッチ回路 I C2 の可動 接片S23と抵抗R1 との接続点aには、- Ix Rfの電 圧が現われる。これにより、演算増幅器 I C。の出力端 とスイッチ回路 I C4 の固定接点 S41 との接続点 b の電 圧は、

 $I_W R f - (-E_{52}) = I_W R f + E_{52}$ となる。

【0030】したがって、半導体レーザ9には、レーザ 駆動回路142を介して、上記電圧 I x Rf+Es2に対 30 る。 応するレーザ電流制御信号によるレーザ電流 i . が流 れ、このレーザ電流 i により半導体レーザ9が発光制 **御される。但し、実際には後述するレーザ駆動回路14** 2によってレーザ電流 1 には高周波電流が重畳される ことになる。ここで、半導体レーザ9の光量が低下する と、受光素子PDに流れる光電流 i が減少される。こ のため、上記接続点aにおける電圧(Ix Rf+Es2) が下降される。この場合、演算増幅器IC。は反転アン プである。したがって、半導体レーザ9に対するレーザ 電流制御信号はレーザ電流 I にを逆に増加する方向にな 40 されるので、半導体レーザ9の発光強度が増加される。 また、半導体レーザ9の発光強度が増加した場合には、 逆に、受光素子PDの光電流 in が増大し、接続点aの 電圧(Ix Rf+Esz)が上昇する。したがってレーザ 電流制御信号はレーザ電流 1 。を減少する方向になされ るので、半導体レーザ9の発光強度が低下される。

【0031】このように、レーザ制御回路141では、 受光索子PDの出力に応じて負帰還制御をかけることに よって、たとえば半導体レーザ9の光量が低下された場 量が増加された場合には、その光量を低下させて、半導 体レーザ9の発光量が一定となるようなレーザ電流制御 信号を出力している。

【0032】一方、調整時には、スイッチ回路IC』は CPU23の制御によって可動接片Sziが固定接点Szz に接続され、スイッチ回路IC4 はCPU23の制御に よって可動接片Sィィが固定接点Sィィに接続される。この 状態において、電源-Eszを調整することにより、半導 体レーザ9が規定の光量にて発光されるようにする。こ 10 れにより、半導体レーザ9の発光しきい値に対する調整 が行われる。

【0033】次いで、可変抵抗Rfを調整して、演算増 幅器 I C: の出力端とスイッチ回路 I C: の固定接点 S 21との接続点 c における電圧が、上記電源 - Esi の電圧 (疑似モニタ信号) と同一となるようにする。これによ り、受光素子PDの光電流に対する調整が行われる。そ して、上記調整を行った後に、スイッチ回路 I C2 の可 動接片 S23 を CPU 23の制御によって固定接点 S21 側 に切換える。これにより、系が正常に動作されるように なり、半導体レーザ9の規定光量に対する接続点aの電 圧は-Esiに設定される。

【0034】このように、電源-Eszと可変抵抗Rfと を個々に調整することにより、半導体レーザ9の発光し きい値と受光素子PDの光電流とが持つ3~5倍のばら つきを独立して補正することができる。これにより、接 統点 a の電圧を、半導体レーザ9の発光量に対して正確 に対応させることが可能となる。したがって、レディ信 号の検出値を正常値の約80%、アラーム信号の検出値 を正常値の約150%まで高めることができるものであ

【0035】このため、半導体レーザ9の異常発光に起 因する種々のトラブル、たとえば過剰出力の発光により 光ディスク1の記録膜(図示しない)を破損するなどの 可能性を、高い精度により回避できるようになる。

【0036】また、疑似モニタ信号(-Esi)との切換 えにより、半導体レーザ9の発光しきい値および発光素 子PDの光電流のばらつきを容易に調整することが可能 であり、よって接続点aの電圧を正確、かつ速やかに設 定することができる。

【0037】したがって、例えば受光案子PDの光電流 のゲインを上げると半導体レーザ9の出力が低下される など、1つの系の中で独立でない半導体レーザ9の発光 しきい値と受光索子PDの光電流とを個々に調整した際 に起こる種々の問題点を解決し、これらの調整を容易な ものとすることができる。次に、本発明の要部としての レーザ駆動回路142について図3により説明する。

【0038】図3において、上述したようなレーザ制御 回路141からのレーザ電流制御信号を受けてそれに対 応するレーザ電流 i に高周波電流を重畳して半導体レ 合には、その光量を増加させ、また半導体レーザ9の光 50 ーザ9を駆動するレーザ駆動回路142は、上配レーザ

(5)

特開平6-274919

制御回路141の出力端にペースが接続されたトランジ スタQ1を含んでいる。

【0039】このトランジスタQ1のコレクタは半導体 レーザ9のカソードに接続されると共に、コンデンサC 11を介してトランジスタQ2のコレクタに接続されて いる。また、トランジスタQ1のエミッタは抵抗R11 を介して接地されると共に、抵抗R12を介してトラン ジスタQ3のベースに接続されている。前記トランジス タQ2は、そのエミッタが接地されると共に、そのコレ クタがインダクタンスL11を介して電源Vccに接続さ 10 れている。前記トランジスタQ3は、そのエミッタが接 地されると共に、そのコレクタがトランジスタQ2のベ ースに接続されている。

【0040】また、前記トランジスタQ3のコレクタは 抵抗R13を介して電源Vccに接続されると共に、コン デンサC11を介して高周波発振器RF OSCの出力 端に接続されてる。

【0041】而して、以上の構成においてトランジスタ Q1のベースにレーザ電流制御信号が供給されると、そ れに応じたレーザ駆動電流 i. (前述したレーザ電流 I ι に相当する) が定まると共に、該トランジスタQ1の エミッタ電位Vは上記レーザ駆動電流i.に応じた値と なる。そして、髙周波発振器RF OSCの出力はトラ ンジスタQ2によって増幅された高周波電流i。として 上記レーザ駆動電流1. に重畳される。今、レーザ制御 回路141からのレーザ電流制御信号が半導体レーザ9 を低パワーで発光させるレベルにあるとする。

【0042】このとき、トランジスタQ1のエミッタ電 位Vが低下するために、トランジスタQ3のコレクタ電 流が減少してトランジスタQ2のペース電流が増加する 30 ーザ駆動制御装置を提供することが可能となる。 ことになる。つまり、このときはトランジスタQ2の増 幅率が上がるために、高周波電流i。 の振幅が増加す

【0043】すなわち、このときは図4に示すレーザ特 性図において、レーザ電流はaを中心としてそれに髙周 波電流Cが重量されたものとなるので、レーザ発光強度 は低パワーレベルにある a 'を中心とした振幅 C 1 でも って与えられるようになる。なお、この低パワーレベル の発光時における記録再生の信号ノイズ発生は高周波重 畳によって改善されたものとなっている。次に、レーザ 40 制御回路141からのレーザ電流制御信号が半導体レー ザ9を高パワーで発光させるレベルにあるとする。

【0044】このとき、トランジスタQ1のエミッタ質 位Vが上昇するために、トランジスタQ3のコレクタ電 流が増加してトランジスタQ2のペース電流が減少する ことになる。 つまり、このときはトランジスタQ2の増 幅率が下がるために、高周波電流i 。の振幅が減少す

【0045】すなわち、このときは図4に示すレーザ特 性図において、レーザ電流はbを中心としてそれに高周 波電流dが重畳されたものとなるので、レーザ発光強度 は低パワーレベルにあるb′を中心とした振幅d1でも って与えられるようになる。なお、この高パワーレベル の発光時における記録再生の信号ノイズは図4に示す如 く比較的小さな値となっている。

【0046】以上のように、本発明のレーザ駆動回路1 41は、レーザを規定の発光量で発光させるために検出 すべきレーザ電流に対応したレーザ電流制御信号に従っ て高周波発振器RF OSCからの高周波出力の振幅を 変化させている。つまり、低パワー発光時には、高周波 電流i。の重畳量が多くなって半導体レーザ9の発光動 作が安定し、且つノイズ発生を抑制することができる。

【0047】また、高パワー発光時には、高周波電流1 。の重量量が少なくなるため、半導体レーザの最大出力 定格を越えることがないので、寿命を確保することがで 20 きる。なお、この発明は、上記実施例に限定されるもの ではなく、この発明の要旨を変えない範囲において、種 々変形実施可能なことは勿論である。

[0.048]

【発明の効果】従って、以上詳述したように本発明によ れば、戻り光等に起因するノイズを除去するために高周 波電流を重畳してLDを駆動力する際に、LDの発光強 度に応じて高周波重量電流を適切な振幅となるように制 御することにより、LDの寿命を確保すると共に、記録 再生信号の安定化に寄与し得るように改良した半導体レ

【図面の簡単な説明】

【図1】この発明の一実施例を示す構成図。

【図2】図1の一部の詳細図。

【図3】図1の一部の詳細図。

【図4】本発明の動作と効果を従来との対応において示 す特性図。

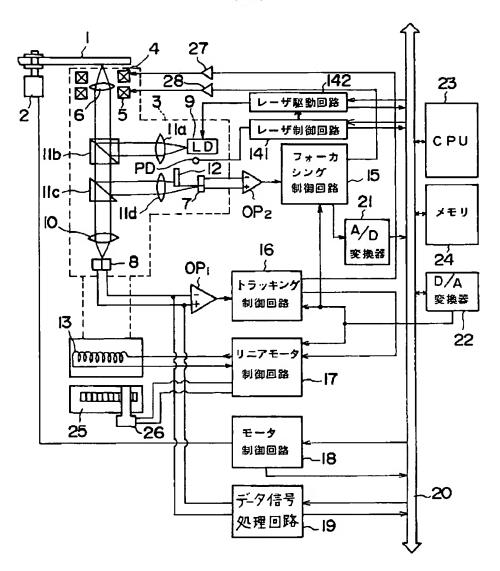
【符号の説明】

1…光ディスク、3…光学ヘッド、9…半導体レーザ、 141…レーザ制御回路、142…レーザ駆動回路、1 C1, IC1, IC6, IC6, IC7 …演算增幅器、 I C₂ , I C₄ …スイッチ回路、P D…受光案子、R f …可変抵抗、-Es2…電源、TR, Q1, Q2, Q3… トランジスタ、RF OSC…高周波発振器、R11, R12, R13…抵抗、C11, C12…コンデンサ、 L11…インダクタンス、Vcc…電源。

(6)

特開平6-274919

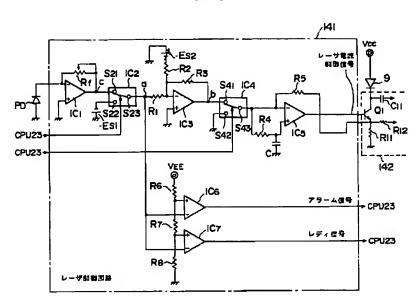
【図1】

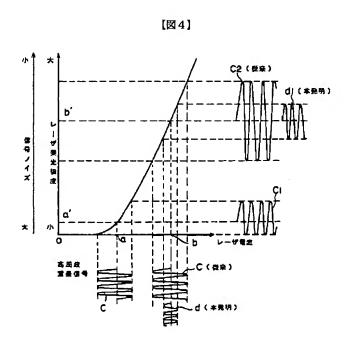


(7)

特開平6-274919

[図2]





۰۰,

(8)

特開平6-274919

